

DLP31SN221ML2#

末尾的“#”为包装规格代号。

NRND

RoHS

REACH

< 品名 (附包装代号) 一览 >

DLP31SN221ML2B

DLP31SN221ML2L

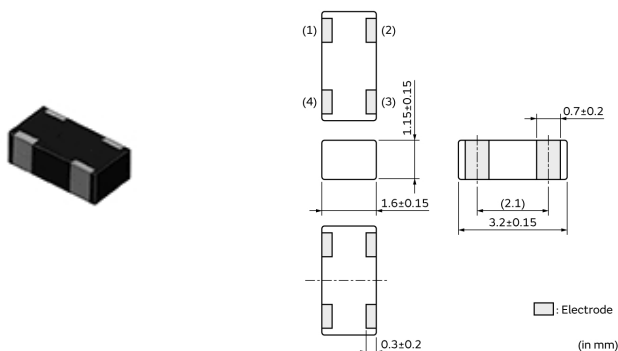
用途

不能使用的用途	请务必确认并遵守“操作要求”。
可以使用的用途	民用设备、植入式、手术、自动输药应用以外的医疗器械设备[GHTF A/B/C]、运输、重工、商用能源相关应用除外的工业设备 针对上述用途所要求的性能、功能、质量、管理、安全性，请参照本网站及规格说明书等，并在确认实机性能与信赖性之后使用。
推荐使用的用途	民用设备

包装信息

包装	规格	标准包装数量
B	散装袋	500
L	180mm压纹带	3000

外观&形状



注意

- 本目录是从株式会社村田制作所网站中下载的。规格若有变更，或若其中产品停产，请在订购时确认，恕不另行通知。
- 本目录因没有足够的空间说明详细规格，仅载明标准规格。因此，在订购产品之前，谨请核准其规格或者办理产品规格表。

DLP31SN221ML2#

末尾的“#”为包装规格代号。

特点

DLP31S series is chip common mode choke coil that realizes high impedance in a small size with ferrite material technology and film processing technology. DLP31S series has excellent performance at high frequency range. It is suitable for differential signal line application.

Features

1. Small size, low profile, SMD. 3.2x1.6x1.15mm (Tolerance: +-0.15mm)
2. High common mode impedance (550 ohm at 100MHz typ.) in small size
3. DLP31S suppresses high frequency noise that was unable to be suppressed with existing common mode choke coils. Suitable for differential signal lines like USB, because DLP31S does not provide distortion to high speed signal transmission due to its high coupling (coupling coefficient: 0.98 min.)

Applications

1. USB lines of PCs, peripheral equipment
2. LVDS lines of Note-PCs, LCDs
3. USB lines of digital AV equipment such as digital cameras

注意

1. 本目录是从株式会社村田制作所网站中下载的。规格若有变更，或若其中产品停产，请在订购时确认，恕不另行通知。
2. 本目录因没有足够的空间说明详细规格，仅载明标准规格。因此，在订购产品之前，请核准其规格或者办理产品规格表。

DLP31SN221ML2#

末尾的 “#” 为包装规格代号。

规格

形状	SMD
尺寸代码(单位为mm)	3216
长度	3.2mm
长度公差	±0.15mm
宽度	1.6mm
宽度公差	±0.15mm
厚度	1.15mm
厚度公差	±0.15mm
共模阻抗(at 100MHz)	220Ω
共膜抗阻(at 100MHz)公差	±20%
额定电流	100mA
额定电流降低	No
额定电压	16Vdc
耐电压	40Vdc
直流电阻(max)	2.5Ω
直流电阻	2.5Ω max.
绝缘电阻(min.)	100MΩ
工作温度范围	-40℃ to 85℃
质量(标准值)	0.03g
电路数目	1
工作温度范围(含自身温度上升)	No
品牌	Murata

注意

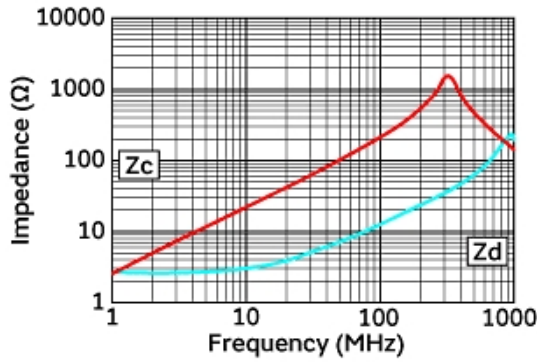
1. 本目录是从株式会社村田制作所网站中下载的。规格若有变更，或若其中产品停产，请在订购时确认，恕不另行通知。

2. 本目录因没有足够的空间说明详细规格，仅载明标准规格。因此，在订购产品之前，谨请核准其规格或者办理产品规格表。

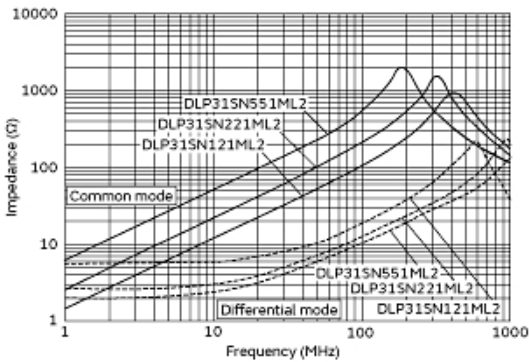
DLP31SN221ML2#

末尾的“#”为包装规格代号。

产品数据

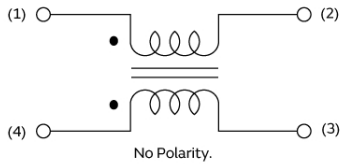


阻抗-频率特性

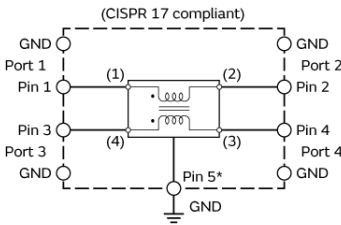


主要品种阻抗-频率特性

Equivalent Circuit (Note 1)



Note1: The Port/Pin No. of the Simulation Model provided by our company is as follows.



S-parameter: Port □
SPICE model: Pin □ (Pin5* connect to GND)

等效电路

注意

1. 本目录是从株式会社村田制作所网站中下载的。规格若有变更，或若其中产品停产，请在订购时确认，恕不另行通知。
2. 本目录因没有足够的空间说明详细规格，仅载明标准规格。因此，在订购产品之前，谨请核准其规格或者办理产品规格表。