

BLM18DN601SN1#

末尾的“#”为包装规格代号。

目前生产

RoHS

REACH

< 品名（附包装代号）一览 >		
BLM18DN601SN1B	BLM18DN601SN1D	BLM18DN601SN1J

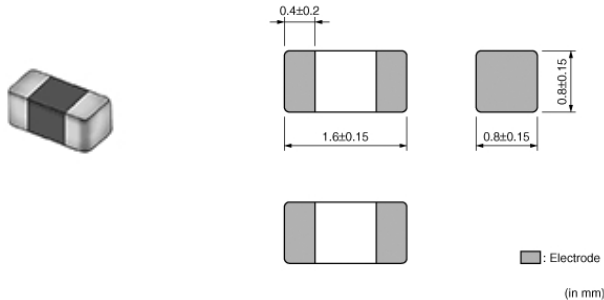
用途

不能使用的用途	请务必确认并遵守“操作要求”。
可以使用的用途	民用设备、植入式、手术、自动输药应用以外的医疗器械设备[GHTF A/B/C]、运输、重工、商用能源相关应用除外的工业设备 针对上述用途所要求的性能、功能、质量、管理、安全性，请参照本网站及规格说明书等，并在确认实机性能与信赖性之后使用。
推荐使用的用途	民用设备

包装信息

包装	规格	标准包装数量
B	散装袋	1000
D	180mm纸带	4000
J	330mm纸带	10000

外观&形状



注意

- 本目录是从株式会社村田制作所网站中下载的。规格若有变更，或若其中产品停产，请在订购时确认，恕不另行通知。
- 本目录因没有足够的空间说明详细规格，仅载明标准规格。因此，在订购产品之前，请核准其规格或者办理产品规格表。

BLM18DN601SN1#

末尾的“#”为包装规格代号。



特点

Chip ferrite beads for high frequency noise suppression over a wide frequency range.

Features

1. High impedance characteristic in 1GHz or higher frequency
2. High impedance characteristic over a wide frequency band range of 100MHz to 6GHz
3. Low DC Resistance enables large Rated Current

Applications

1. Noise suppression for PCs with high-speed CPU and high-speed bus, and for interface lines of peripheral equipment.
2. High harmonic noise suppression for digital equipment with several hundred MHz or higher clock speeds.
3. Prevention of erroneous operation caused by local oscillation signals in mobile phone and W-LAN module (ensuring self-immunity).
4. Bias Tee modules in optical transceivers

注意

1. 本目录是从株式会社村田制作所网站中下载的。规格若有变更，或若其中产品停产，请在订购时确认，恕不另行通知。
2. 本目录因没有足够的空间说明详细规格，仅载明标准规格。因此，在订购产品之前，谨请核准其规格或者办理产品规格表。

BLM18DN601SN1#

末尾的 “#” 为包装规格代号。

规格

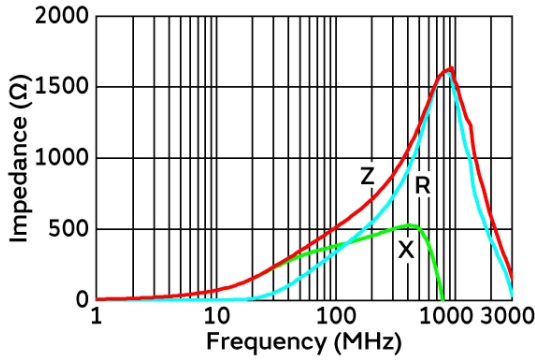
形状	SMD
长度	1.6mm
长度公差	±0.15mm
宽度	0.8mm
宽度公差	±0.15mm
厚度	0.8mm
厚度公差	±0.15mm
工作温度范围	-55°C to 125°C
质量(标准值)	0.004g
电路数目	1
额定电流(at 85°C)	700mA
额定电流(at 125°C)	450mA
直流电阻(max)	0.435Ω
阻抗(at 100MHz)	600Ω
阻抗(at 100MHz)公差	±25%
阻抗(at 1GHz)	1500Ω
阻抗(at 1GHz)公差	±30%
尺寸代码(单位为mm)	1608

注意
1. 本目录是从株式会社村田制作所网站中下载的。规格若有变更，或若其中产品停产，请在订购时确认，恕不另行通知。
2. 本目录因没有足够的空间说明详细规格，仅载明标准规格。因此，在订购产品之前， 谨请核准其规格或者办理产品规格表。

BLM18DN601SN1#

末尾的“#”为包装规格代号。

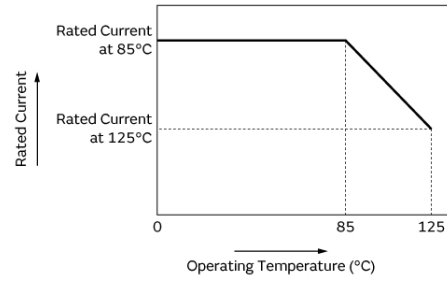
产品数据



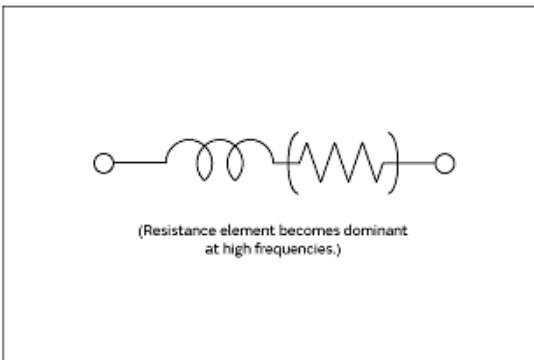
阻抗-频率特性

In operating temperature exceeding +85°C, derating of current is necessary for this series.
Please apply the derating curve shown in chart according to the operating temperature.

Derating of Rated Current



额定电流降低



等效电路

注意

1. 本目录是从株式会社村田制作所网站中下载的。规格若有变更，或若其中产品停产，请在订购时确认，恕不另行通知。
2. 本目录因没有足够的空间说明详细规格，仅载明标准规格。因此，在订购产品之前，谨请核准其规格或者办理产品规格表。